



## **QUI SOMMES-NOUS :**

Spécialisée dans le développement, la production et la vente de composants semi-conducteurs RF, hyperfréquences et millimétriques pour applications Télécom, Espace, Défense, Automobile et ISM, **United Monolithic Semiconductors** implantée en France (Villebon) et en Allemagne (Ulm) est une joint venture créée en 1996 entre **THALES** et **AIRBUS Defence and Space**.

Nous recherchons pour notre établissement de VILLEBON (RER – Massy-Palaiseau) :

# **STAGE 6 MOIS INGENIEUR EN CONCEPTION DE CIRCUIT INTEGRE RADIOFREQUENCE(H/F)**

## **CE QUE NOUS POUVONS ACCOMPLIR ENSEMBLE :**

Le marché des télécommunications civiles et militaires suscite le développement de composants de plus en plus performants. Dans une démarche de réduction de coût et d'intégrabilité des fonctions analogiques, l'utilisation de la technologie Silicium pour des applications hautes fréquences devient impérative.

Au sein du département Développement Produits et Technologie d'UMS, vous intégrez le service Applications Commerciales, qui développe des circuits intégrés pour des modules radar, station de base et radio. Vous participez à la recherche de nouvelles solutions technologiques afin d'améliorer la compétitivité d'UMS sur des fonctions analogiques radiofréquences de haute performance.

Votre objectif principal est de participer à la définition et à l'élaboration d'un circuit intégré déphaseur et atténuateur

Après une prise en main du sujet, il vous sera demandé de réaliser les missions suivantes :

- Prise en compte de l'existant (architectures sélectionnées et circuit existant),
- Etude bibliographique des topologies de déphaseur et d'atténuateur pour plusieurs bandes de fréquences,
- Définition de l'architecture des fonctions déphaseur et atténuateur
- Pré-dimensionnements électriques des topologies sur Cadence,
- Conception d'une des topologies jusqu'au dessin du produit (layout),
- Etude du circuit dans son environnement d'utilisation,
- Rédaction d'une synthèse des travaux effectués.

## **QUI ETES VOUS :**

De formation supérieure en électronique option hyperfréquences ou microélectronique (Ingénieur ou Universitaire), vous êtes curieux(se) et rigoureux(se) et avez des connaissances en conception de circuit intégré radiofréquence. Vous êtes familier des logiciels Cadence (Virtuoso) et ADS. Une première expérience sur un projet de conception de circuit intégré serait un plus.

### **Contact :**

#### **United Monolithic Semiconductors**

Emeline SCHILTZ

Bât Charmille - Parc SILIC de Villebon-Courtaboeuf

10 avenue du Québec

91140 Villebon-sur-Yvette

Email : [emeline.schiltz@ums-gaas.com](mailto:emeline.schiltz@ums-gaas.com)

[www.ums-gaas.com](http://www.ums-gaas.com)